

Processeurs ARM : comment optimiser la mise en œuvre au niveau système ?
COMET SIL, IRE, MCE : 13 Septembre 2018
Meeting Business Center - salle TAIGA
(7 allée des pionniers de l'aéropostale 31400 Toulouse)

AGENDA

08h30-09h00		Accueil	
--------------------	--	---------	--

09h00-09h15	15m	Introduction	COMET SIL, IRE, MCE
--------------------	-----	--------------	---------------------

Sessions du matin				
09h15-09h45	30m	L'expérience d'Airbus Defense and Space en logiciel embarqué sur ARM	Jérôme Lachaize	Airbus DS
09h45-10h15	30m	Simulateurs numériques de processeurs ARM, expériences Airbus et nouveaux défis	Denis Chatelais	Airbus DS
10h15-10h45	30m	Déploiement des processeurs ARM dans le contexte des Lanceurs	Stephane Papazoglou	Ariane Group
10h45-11h15	20m	Pause		
11h15-11h45	30m	ARM in space, the Software challenge	Christophe Honvault	ESA
11h45-12h15	30m	PikeOS on ARM architecture	Yves Meyer	SYSGO

Sessions de l'après-midi				
14h00-14h30	30m	Microcontrôleur multicoeur dans le contrôle moteur automobile	Jerôme Hou Denis Claraz	Continental
14h30-15h00	30m	Modélisation et approche MDA pour plateforme RTEMS/ARM	Frédéric Jouault	ESEO
15h00-15h15	15m	From Low-end to High-end FPGA devices with Embedded Processing solutions	Olivier Lepape	Nanosplore
15h15-15h45	30m	Pause et session d'échanges libres		
15h45-16h15	30m	Expérimentation d'un portage d'une application du CortexR5 au Zynq7000	François Bossard	CNES
16h15-16h45	30m	Impact des technologies du CortexR5 sur le logiciel de vol	Thierry Parrain	LGMI